



Kişisel Bilgiler

İş Telefonu: [+90 322 338 6868](tel:+903223386868) Dahili: 136

Fax Telefonu: [+90 322 338 6326](tel:+903223386326)

E-posta: musgok@cu.edu.tr

Web: <https://avesis.cu.edu.tr//musgok>

Posta Adresi: Çukurova Üniversitesi Balcalı Kampusu Mühendislik-Mimarlık Fakültesi

Elektrik-Elektronik Mühendisliği Bölümü Sarıçam ADANA 01330

Uluslararası Araştırmacı ID'leri

ORCID: 0000-0002-1893-5440

Publons / Web Of Science ResearcherID: J-2159-2018

ScopusID: 23389118100

Yoksis Araştırmacı ID: 130422

Eğitim Bilgileri

Doktora, Lehigh University, P.C. Rossin College Of Engineering, Electrical Engineering, Amerika Birleşik Devletleri 2000 - 2003

Yüksek Lisans, Lehigh University, P.C. Rossin College Of Engineering, Electrical Engineering, Amerika Birleşik Devletleri 1998 - 2000

Lisans, İstanbul Üniversitesi, Mühendislik Mimarlık Fakültesi, Elektronik Mühendisliği, Türkiye 1990 - 1995

Yabancı Diller

İngilizce, C1 İleri

Araştırma Alanları

Bilgisayar Bilimleri, Bilgi Güvenliği ve Güvenilirliği, Kriptoloji, Donanım, Mantıksal Tasarım , Mikroprogramlama ve Kontrol Yapısı , Tümlşik Devreler , Uygulama Tabanlı Mimari , Yapay Zeka, Bilgisayarda Öğrenme ve Örüntü Tanıma, Evrimsel Hesaplama , Mühendislik ve Teknoloji

Akademik Unvanlar / Görevler

Prof. Dr., Çukurova Üniversitesi, Mühendislik Fakültesi, Elektrik-Elektronik Mühendisliği, 2014 - Devam Ediyor

Doç. Dr., Çukurova Üniversitesi, Mühendislik Fakültesi, Elektrik-Elektronik Mühendisliği, 2009 - 2014

Yrd. Doç. Dr., Çukurova Üniversitesi, Mühendislik Fakültesi, Elektrik-Elektronik Mühendisliği, 2003 - 2008

Akademik İdari Deneyim

Bölüm Başkanı, Çukurova Üniversitesi, Mühendislik Fakültesi, Elektrik-Elektronik Mühendisliği, 2021 - Devam Ediyor

Anabilim/Bilim Dalı Başkanı, Çukurova Üniversitesi, Mühendislik Fakültesi, Elektrik-Elektronik Mühendisliği, 2007 - Devam Ediyor
Rektör Yardımcısı, Adana Alparslan Türkeş Bilim Ve Teknoloji Üniversitesi, 2016 - 2016
Çukurova Üniversitesi, Mühendislik-Mimarlık Fakültesi, Elektrik-Elektronik Mühendisliği, 2009 - 2012
Çukurova Üniversitesi, Mühendislik-Mimarlık Fakültesi, 2004 - 2007

Verdiği Dersler

High Speed Computer Arithmetic , Doktora, 2023 - 2024
Special Topics on Embedded Systems Development, Doktora, 2023 - 2024
Application Specific Processors , Yüksek Lisans, 2023 - 2024
Introduction to Embedded Systems Design, Lisans, 2022 - 2023
Numerical Methods, Lisans, 2022 - 2023
Special Topics on System on Chip Design, Doktora, 2023 - 2024
Digital System Design on FPGAs , Yüksek Lisans, 2023 - 2024
Embedded Systems Design, Lisans, 2021 - 2022
Logic Circuits, Lisans, 2019 - 2020

Yönetilen Tezler

Gök M., A multimodal public transit network design method based on hub-and-spoke infrastructure, Doktora, Z.BOUTARFA(Öğrenci), 2022
Gök M., Convolutional neural network design with new max pooling circuits, Yüksek Lisans, B.BÜLBÜL(Öğrenci), 2022
Gök M., Weed detection and classification using deep learning, Yüksek Lisans, M.NAJMUL(Öğrenci), 2021
Gök M., Incident Level Crime Analysis Methods and Tool, Doktora, M.Sait(Öğrenci), 2018
Gök M., HARDWARE ACCELERATORS FOR PUBLIC KEY CRYPTOGRAPHY, Doktora, A.Şentürk(Öğrenci), 2014
GÖK M., INDOOR INTELLIGENT VIDEO SURVEILLANCE SYSTEM APPLICATION, Yüksek Lisans, E.Turan(Öğrenci), 2014
Gök M., Demand Based Single and Multi Objective Route Planning Algorithms, Doktora, F.Kılıç(Öğrenci), 2014
GÖK M., DESIGN AND SIMULATION OF SOFT DECISION VETERBI DECODER, Yüksek Lisans, İ.Can(Öğrenci), 2011
GÖK M., A PUBLIC TRANSPORTATION ROUTE PLANNING TOOL: ToTRoP, Yüksek Lisans, F.Kılıç(Öğrenci), 2010
GÖK M., FLOATING-POINT HARDWARE DESIGNS FOR MULTIMEDIA PROCESSING, Doktora, M.Mete(Öğrenci), 2009
GÖK M., REDUCED INSTRUCTION SET PROCESSOR DESIGN, Yüksek Lisans, A.Şentürk(Öğrenci), 2009
GÖK M., SYSTOLIC ARCHITECTURES FOR SEQUENCE ALIGNMENT OPERATIONS, Yüksek Lisans, Ç.Yılmaz(Öğrenci), 2008

SCI, SSCI ve AHCI İndekslerine Giren Dergilerde Yayınlanan Makaleler

- I. **Multimodal Public Transit Network Design Method Based on Hub-and-Spoke Infrastructure**
Boutarfa Z., Gök M.
TRANSPORTATION RESEARCH RECORD, cilt.0, sa.0, 2023 (SCI-Expanded)
- II. **Criminal prediction using Naive Bayes theory**
Vural M. S., GÖK M.
NEURAL COMPUTING & APPLICATIONS, cilt.28, sa.9, ss.2581-2592, 2017 (SCI-Expanded)
- III. **Single and multiple precision sequential large multipliers for field-programmable gate arrays**
ŞENTÜRK A., GÖK M.
TURKISH JOURNAL OF ELECTRICAL ENGINEERING AND COMPUTER SCIENCES, cilt.24, sa.4, ss.2961-2973, 2016 (SCI-Expanded)
- IV. **Sequential Large Multipliers on FPGAs**
Şentürk A., Gök M.

JOURNAL OF SIGNAL PROCESSING SYSTEMS FOR SIGNAL IMAGE AND VIDEO TECHNOLOGY, cilt.81, ss.137-152, 2015 (SCI-Expanded)

- V. **A demand based route generation algorithm for public transit network design**
Kılıç F., GÖK M.
COMPUTERS & OPERATIONS RESEARCH, cilt.51, ss.21-29, 2014 (SCI-Expanded)
- VI. **System designs to perform bioinformatics sequence alignment**
Yılmaz C., GÖK M.
TURKISH JOURNAL OF ELECTRICAL ENGINEERING AND COMPUTER SCIENCES, cilt.21, sa.1, ss.246-262, 2013 (SCI-Expanded)
- VII. **Integer squarers with overflow detection**
Gök M.
COMPUTERS & ELECTRICAL ENGINEERING, cilt.34, sa.5, ss.378-391, 2008 (SCI-Expanded)
- VIII. **Multi-functional floating-point MAF designs with dot product support**
GÖK M., Özbilen M. M.
MICROELECTRONICS JOURNAL, cilt.39, sa.1, ss.30-43, 2008 (SCI-Expanded)
- IX. **Enhanced-functionality multipliers**
Gök M.
JOURNAL OF SYSTEMS ARCHITECTURE, cilt.54, ss.742-756, 2008 (SCI-Expanded)
- X. **A novel IEEE rounding algorithm for high-speed floating-point multipliers**
Gök M.
INTEGRATION-THE VLSI JOURNAL, cilt.40, sa.4, ss.549-560, 2007 (SCI-Expanded)
- XI. **Integer multipliers with overflow detection**
Gök M., Schulte M. J., Arnold M. G.
IEEE TRANSACTIONS ON COMPUTERS, cilt.55, sa.8, ss.1062-1066, 2006 (SCI-Expanded)

Diğer Dergilerde Yayınlanan Makaleler

- I. **Analysis of Incident-Level Crime Data Using Clustering with Hybrid Metrics**
GÖK M., Yetgin Z., Vural M. S.
GAU Journal of Applied & Social Sciences, cilt.6, sa.10, ss.8-20, 2014 (Hakemli Dergi)
- II. **FPGA'lar için Ardışık Büyük Tam Sayı Kare Alıcılar**
ŞENTÜRK A., GÖK M.
ÇUKUROVA ÜNİVERSİTESİ MÜHENDİSLİK MİMARLIK FAKÜLTESİ DERGİSİ, cilt.29, sa.1, ss.157-163, 2014 (Hakemli Dergi)
- III. **A SINGLE DOUBLE PRECISION FLOATING POINT MULTIPLIER DESIGN FOR MULTIMEDIA APPLICATIONS**
Özbilen M., GÖK M.
ISTANBUL UNIVERSITY-JOURNAL OF ELECTRICAL AND ELECTRONICS ENGINEERING, cilt.9, sa.1, 2009 (ESCI)

Kitap & Kitap Bölümleri

- I. **C Programlamaya Giriş**
Gök M.
Akademisyen Yayınevi Kitabevi, Adana, 2022

Hakemli Kongre / Sempozyum Bildiri Kitaplarında Yer Alan Yayınlar

- I. **Maksimum Ortaklama Devre Tasarımları**

Bülbül B., GÖK M.

İşlemci Tasarım Çalıştayı, İstanbul, Türkiye, 19 Eylül 2019

II. Solving The Traveling Salesman Problem Using Parallelized Artificial Bee Colony Algorithm

Asil F., GÖK M.

International Conference on Advanced Technologies, Computer Engineering and Science (ICATCES'18), 11 - 13 Mayıs 2018

III. Evaluation of a public bus transportation network

BOUTARFA Z., KILIÇ F., GÖK M.

International Symposium on Industry 4.0 and Applications, 12 - 14 Ekim 2017, ss.166-170

IV. Toplu taşıma ağı tasarımı problemi için geliştirilmiş başlangıç rota üretim algoritması ve yeni bir mutasyon genetik operatörü

KILIÇ F., GÖK M.

1st International Mediterranean SCIENCE AND ENGINEERING CONGRESS, 26 - 28 Ekim 2016

V. A Benchmark Proposal for Route-Planning of Urban Bus Service

Kilic F., GÖK M.

Eastern European Regional Conference on the Engineering of Computer-Based Systems ECBS-EERC, Brno, Çek Cumhuriyeti, 27 - 28 Ağustos 2015, ss.134-137

VI. A Public Transit Network Route Generation Algorithm

KILIÇ F., GÖK M.

1st IFAC Workshop on Advances in Control and Automation Theory for Transportation Applications, 31 Aralık 2013, cilt.46, ss.162-166

VII. Pipelined Large Multiplier Designs on FPGAs

ŞENTÜRK A., GÖK M.

2012 15th Euromicro Conference on Digital System Design, Cesme, Izmir, Turkey, 5 - 08 Eylül 2012

VIII. A Fast Modular Multiplication Method

ŞENTÜRK A., GÖK M.

2010 Sixth International Conference on Intelligent Information Hiding and Multimedia Signal Processing, Darmstadt, Germany, 15 - 17 Ekim 2010

IX. ToTRoP:Web Based Public Transportation Routing Tool

Kılıç F., GÖK M.

International Symposium on Intelligent Manufacturing Systems, Sarajevo, Bosna-Hersek, 15 Eylül - 17 Ekim 2010, ss.500-509

X. A Proposal for Modular Multiplication

ŞENTÜRK A., GÖK M.

4th International Information, Security and Cryptography Conference, Ankara, Türkiye, 05 Mayıs 2010, ss.403-405

XI. A single/double precision floating-point reciprocal unit design for multimedia applications

Özbilen M., Gök M.

International Conference on Electrical and Electronics Engineering, 2009. ELECO 2009., Bursa, Türkiye, 5 - 08 Kasım 2009, ss.352-356

XII. An Optimized System for Multiple Sequence Alignment

Yilmaz C., GÖK M.

International Conference on Reconfigurable Computing and FPGAs, Cancun, Meksika, 9 - 11 Aralık 2009, ss.178-180

XIII. 32-Bit İndirgenmiş Komut Setli İşlemci Tasarımı

ŞENTÜRK A., Gök M.

Çukurova Üniversitesi Mühendislik Mimarlık Fakültesi 30. Yıl Sempozyumu, Adana, Türkiye, 16 - 17 Ekim 2008, ss.1-5

XIV. A multi-precision floating-point adder

Ozbilen M. M., GÖK M.

Conference on PhD Research in Microelectronics and Electronics, İstanbul, Türkiye, 22 - 25 Haziran 2008, ss.117-120

- XV. **Hardware designs for local alignment of protein sequences**
GÖK M., Yılmaz C.
21st International Symposium on Computer and Information Sciences (ISCIS 2006), İstanbul, Türkiye, 1 - 03 Kasım 2006, cilt.4263, ss.277-278
- XVI. **Efficient cell designs for systolic Smith-Waterman implementations**
GÖK M., Yılmaz C.
16th International Conference on Field Programmable Logic and Applications, Madrid, İspanya, 28 - 30 Ağustos 2006, ss.889-892
- XVII. **Designs for subword parallel multiplications and dot product operations WASP Vol 4 2004**
GÖK M., Schulte M. J., Krithivasan S.
Workshop on Applications Specific Processors, Stockholm, İsveç, 9 - 12 Eylül 2004
- XVIII. **Designs for subword-parallel multiplications and dot product operations.**
GÖK M., Schulte M. J., Krithivasan S.
Third Workshop on Application Specific Processors, WASP'04, Stockholm, İsveç, 7 - 08 Eylül 2004, ss.27-31
- XIX. **Efficient integer multiplication overflow detection circuits**
GÖK M., Schulte M. J., Balzola P.
Conference Record of Thirty-Fifth Asilomar Conference on Signals, Systems and Computers (Cat.No.01CH37256), Pacific Grove, CA, USA, 4 - 07 Kasım 2001
- XX. **Combined unsigned and two s complement saturating multipliers**
Schulte M. J., GÖK M., Balzola P., Bracato R. W.
SPIE 4116, Advanced Signal Processing Algorithms, Architectures, and Implementations, San Diego, CA, 13 Kasım 2000

Desteklenen Projeler

- GÖK M., Bülbül B., Yükseköğretim Kurumları Destekli Proje, Human Presence Detection with Convolutional Neural Network, 2020 - 2022
- GÖK M., Yükseköğretim Kurumları Destekli Proje, BiyoEsinli Algoritma Tasarımı İşlemleri İçin Bilgisayar Desteği, 2015 - 2019
- GÖK M., Kılıç F., Yükseköğretim Kurumları Destekli Proje, Toplu Taşıma Hatları için Talep Tabanlı Rota Üretimi ve Adana'ya uygulaması, 2014 - 2016
- Gök M., TÜBİTAK Projesi, Biyoinformatik Sıra Hizalama Algoritmalarını Çalıştırmaya Yönelik Sistem Tasarımı, 2006 - 2009

Bilimsel Kuruluşlardaki Üyelikler / Görevler

- TÜBİTAK Gömülü Sistemler Danışma Kurulu, Danışma Kurulu Üyesi, 2015 - 2018, Türkiye